

Министерство науки и высшего образования Российской Федерации
федеральное государственное бюджетное образовательное учреждение
высшего образования
«Уфимский университет науки и технологий»
Институт среднего профессионального образования

УТВЕРЖДАЮ

Председатель ПЦК Информационные
системы и программирование



В.В. Будилов

«30» августа 2024 г.

Рабочая программа учебной дисциплины

ОП.02 Архитектура аппаратных средств

Наименование специальности

09.02.07 Информационные системы и программирование

Квалификация выпускника

Специалист по информационным ресурсам

Базовая подготовка
Форма обучения: очная

Уфа, 2024

Рабочая программа разработана на основе федерального государственного образовательного стандарта среднего профессионального образования по специальности 09.02.07 Информационные системы и программирование, утвержденного приказом Министерства образования и науки Российской Федерации от 9 декабря 2016 г. № 1547.

Организация-разработчик: Федеральное государственное бюджетное образовательное учреждение высшего образования «Уфимский университет науки и технологий» Институт среднего профессионального образования

СОДЕРЖАНИЕ

	стр.
1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ	3
2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ	4
3. УСЛОВИЯ РЕАЛИЗАЦИИ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ	7
4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ	8
5. ФОНДЫ ОЦЕНОЧНЫХ СРЕДСТВ	9
6. АДАПТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДЛЯ ЛИЦ С ОГРАНИЧЕННЫМИ ВОЗМОЖНОСТЯМИ ЗДОРОВЬЯ (ОВЗ)	12

1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ

1.1. Область применения программы

Рабочая программа учебной дисциплины является частью основной образовательной программы подготовки специалистов среднего звена в соответствии с ФГОС СПО по специальности 09.02.07 Информационные системы и программирование.

1.2. Место дисциплины в структуре ООП

Дисциплина входит в общепрофессиональный цикл ООП по специальности 09.02.07 Информационные системы и программирование.

1.3. Цели и задачи дисциплины – требования к результатам освоения дисциплины

Код ПК, ОК	Умения	Знания
ОК 01. ОК 02. ОК 04. ОК 05. ОК 09. ОК 10. ПК 4.1. ПК 4.2. ПК 5.2. ПК 5.3. ПК 5.6. ПК 5.7. ПК 6.1. ПК 6.4. ПК 6.5. ПК 7.1. ПК 7.2. ПК 7.3. ПК 7.4. ПК 7.5.	<ul style="list-style-type: none">– получать информацию о параметрах компьютерной системы;– подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы;– производить установку и настройку программного обеспечения компьютерных систем	<ul style="list-style-type: none">– базовые понятия и основные принципы построения архитектур вычислительных систем;– типы вычислительных систем и их архитектурные особенности;– организацию и принцип работы основных логических блоков компьютерных систем;– процессы обработки информации на всех уровнях компьютерных архитектур;– основные компоненты программного обеспечения компьютерных систем;– основные принципы управления ресурсами и организации доступа к этим ресурсам.

2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

2.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Объем часов
Максимальная учебная нагрузка (всего)	78
Обязательная аудиторная учебная нагрузка (всего)	48
в том числе:	
лекционные занятия	34
лабораторные занятия	14
самостоятельная работа обучающегося (всего)	10
консультации	2
Промежуточная аттестация – экзамен	18

2.2. Тематический план и содержание учебной дисциплины

Наименование разделов и тем	Содержание учебного материала и формы организации деятельности обучающихся	Объем в часах	Коды компетенций, формированию которых способствует элемент программы
1	2	3	4
Тема 1. Общие сведения о технико-эксплуатационных характеристиках ЭВМ	Содержание учебного материала 1.Понятия аппаратных средств ЭВМ, архитектуры аппаратных средств. 2.Представление информации в ЭВМ В том числе лабораторных занятий	8	ОК 01. ОК 02. ОК 04. ОК 05. ОК 09. ОК 10. ПК 4.1. ПК 4.2.
Тема 2. Логические основы ЭВМ, элементы и узлы	Содержание учебного материала 1.Функциональная и структурная организация ЭВМ 2.Базовые логические операции и схемы: конъюнкция, дизъюнкция, отрицание. Таблицы истинности. Схемные логические элементы: регистры, триггеры, сумматоры, шифратор, дешифратор. Принципы работы, таблица истинности, логические выражения, схема. В том числе лабораторных занятий	8	ПК 5.2. ПК 5.3. ПК 5.6. ПК 5.7. ПК 6.1. ПК 6.4.
Тема 3. Классификация и типовая структура микропроцессоров	Содержание учебного материала 1.Счетчики и регистры 2.Сумматоры. Моделирование памяти. Триггеры. Моделирование памяти 3.Программирование арифметических и логических команд 4.Процессор и его функционирование В том числе лабораторных занятий	12	ПК 6.5. ПК 7.1. ПК 7.2. ПК 7.3. ПК 7.4. ПК 7.5.
Тема 4. Организация работы памяти компьютера	Содержание учебного материала 1.Организация работы памяти компьютера В том числе лабораторных занятий	4	
Тема 5. Компоненты	Содержание учебного материала 1. Системные платы. Виды, характеристики, форм-факторы. Типы интерфейсов: последовательный, параллельный, радиальный. Принцип организации	10	

системного блока	интерфейсов		
	2. Корпуса ПК. Виды, характеристики, форм-факторы.		
	3. Блоки питания. Виды, характеристики, форм-факторы.		
	4. Основные шины расширения, принцип построения шин, характеристики, параметры.		
	В том числе лабораторных занятий		
Тема 6. Запоминающие устройства ЭВМ	Содержание учебного материала	4	
	1. Сверхоперативные ЗУ или местная память. Буферная память. Внешние ЗУ		
	2. ВЗУ на магнитных носителях		
	В том числе лабораторных занятий		
Тема 7. Периферийные устройства ЭВМ	Содержание учебного материала	2	
	1. Устройства вывода информации- принтеры и графопостроители. Устройства отображения информации- дисплеи		
	В том числе лабораторных занятий		
Перечень тем лабораторных занятий:			
1. Изучение устройства ЭВМ, системного блока РС и подключение к нему оборудования			
2. Виртуальная сборка компьютера			
3. Изучение BIOS персонального компьютера			
4. Изучение внутреннего устройства персонального компьютера			
5. Исследование логики работы логических элементов			
6. Работа логических узлов ЭВМ			
7. Полусумматор и сумматор двоичных чисел			
8. Триггер			
9. Моделирование электронного кнопочного замка			
10. Изучение транслятора Assembler			
Самостоятельная работа обучающихся		10	
Консультация		2	
Промежуточная аттестация		18	
Всего:		78	

3. УСЛОВИЯ РЕАЛИЗАЦИИ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ

3.1. Требования к минимальному материально-техническому обеспечению

Для реализации программы учебной дисциплины должна быть предусмотрена лаборатория вычислительной техники, архитектуры персонального компьютера и периферийных устройств:

Комплект учебной мебели.

Технические средства обучения:

- Автоматизированные рабочие места обучающихся (процессор не ниже Core i3, оперативная память объемом не менее 4 Гб;) или аналоги;
- Автоматизированное рабочее место преподавателя (процессор не ниже Core i3, оперативная память объемом не менее 4 Гб;) или аналоги;
- Комплект компьютерных комплектующих для производства сборки, разборки и сервисного обслуживания ПК и оргтехники;
- Специализированная мебель для сервисного обслуживания ПК с заземлением и защитой от статического напряжения;
- Проектор и экран;
- Маркерная доска;
- Программное обеспечение общего и профессионального назначения.

3.2. Информационное обеспечение реализации программы

1. Сенкевич А.В. Архитектура аппаратных средств. – ООО «Образовательно-Издательский центр «Академия», 2018.
2. Леонтьев, А. С. Архитектура вычислительных систем: учебное пособие / А. С. Леонтьев. — Москва: РТУ МИРЭА, 2021. — 125 с. — Текст: электронный // Лань: электронно-библиотечная система. — URL: <https://e.lanbook.com/book/176539> — Режим доступа: для авториз. пользователей.
3. Коваленко, С. М. Архитектура устройств и систем вычислительной техники: учебное пособие / С. М. Коваленко, О. В. Платонова, Л. В. Казанцева. — Москва: РТУ МИРЭА, 2021. — 43 с. — Текст: электронный // Лань: электронно-библиотечная система. — URL: <https://e.lanbook.com/book/218408> — Режим доступа: для авториз. пользователей.

4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

Результаты обучения	Критерии оценки	Формы и методы оценки
<p><i>Перечень знаний, осваиваемых в рамках дисциплины:</i></p> <p>базовые понятия и основные принципы построения архитектур вычислительных систем; типы вычислительных систем и их архитектурные особенности; организацию и принцип работы основных логических блоков компьютерных систем; процессы обработки информации на всех уровнях компьютерных архитектур; основные компоненты программного обеспечения компьютерных систем; основные принципы управления ресурсами и организации доступа к этим ресурсам.</p> <p><i>Перечень умений, осваиваемых в рамках дисциплины:</i></p> <p>получать информацию о параметрах компьютерной системы; подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы; производить инсталляцию и настройку программного обеспечения компьютерных систем</p>	<p>«Отлично» - теоретическое содержание курса освоено полностью, без пробелов, умения сформированы, все предусмотренные программой учебные задания выполнены, качество их выполнения оценено высоко.</p> <p>«Хорошо» - теоретическое содержание курса освоено полностью, без пробелов, некоторые умения сформированы недостаточно, все предусмотренные программой учебные задания выполнены, некоторые виды заданий выполнены с ошибками.</p> <p>«Удовлетворительно» - теоретическое содержание курса освоено частично, но пробелы не носят существенного характера, необходимые умения работы с освоенным материалом в основном сформированы, большинство предусмотренных программой обучения учебных заданий выполнено, некоторые из выполненных заданий содержат ошибки.</p> <p>«Неудовлетворительно» - теоретическое содержание курса не освоено, необходимые умения не сформированы, выполненные учебные задания содержат грубые ошибки.</p>	<p>Компьютерное тестирование на знание терминологии по теме;</p> <p>Наблюдение за выполнением практического задания. (деятельностью студента)</p> <p>Оценка выполнения практического задания(работы)</p> <p>Подготовка и выступление с докладом, сообщением, презентацией...</p>

5. ФОНДЫ ОЦЕНОЧНЫХ СРЕДСТВ

Форма контроля – «Экзамен»

Вопросы к экзамену:

1. Таблица истинности.
2. Периферийные устройства.
3. Характеристики разъемов.
4. Параметры системной шины.
5. Основы программирования процессора.
6. Цифровые автоматы. Принципы функционирования.
7. Сверхоперативные ЗУ или местная память.
8. Буферная память. Внешние ЗУ.
9. Определение и классификация информации.
10. Представление чисел в компьютере
11. Кодирование символьной информации
12. Кодирование и обработка чисел.
13. Логические основы ЭВМ.
14. Логические операции.
15. Свойства операций.
16. Устройства ЭВМ.
17. Разъёмы подключения.
18. Классификация видов памяти.
19. Основные этапы развития технических средств информатизации.
20. Этапы развития персональных ЭВМ.
21. Понятие архитектуры ЭВМ.
22. Структура прикладных программ в операционной среде MS-DOS.
23. Простейшие exe- и com-программы.
24. Функции MS-DOS для вывода информации.
25. Функции BIOS для вывода информации.
26. Функции ввода информации средствами MS-DOS, BIOS.
27. Файловая система.
28. Структура ROM BIOS. Области данных BIOS и DOS. Функции BIOS.
29. Стартовые программы в ROM, процедуры POST.
30. CMOS BIOS Setup Utility.

Оценка индивидуальных образовательных достижений по результатам промежуточной аттестации производится в соответствии с универсальной шкалой:

Процент результативности (правильных ответов)	Качественная оценка индивидуальных образовательных достижений	
	балл (отметка)	вербальный аналог
90 ÷ 100	5	отлично
80 ÷ 89	4	хорошо
70 ÷ 79	3	удовлетворительно
менее 70	2	неудовлетворительно

Критерии оценки:

- 90 ÷ 100% (5 баллов) присваивается обучающемуся, если он полностью выполнил задание экзаменационного билета: дал правильные ответы на все вопросы и решил все задачи;
- 80 ÷ 89% (4 балла) присваивается обучающемуся, если он полностью выполнил три практических задания билета и дал правильный ответ на теоретический вопрос, либо

выполнил два практических задания и смог правильно ответить на два теоретических вопроса;

- 70 ÷ 79 % (3 балла) присваивается обучающемуся, если он полностью выполнил два практические задания билета дал правильный ответ на теоретический вопрос, либо выполнил одно практическое задание и смог правильно ответить на два теоретических вопроса;
- менее 70% (2 балла) присваивается обучающемуся, если он не смог выполнить ни одного практического задания билета.

6. АДАПТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДЛЯ ЛИЦ С ОГРАНИЧЕННЫМИ ВОЗМОЖНОСТЯМИ ЗДОРОВЬЯ (ОВЗ)

Адаптированная программа разрабатывается при наличии заявления со стороны обучающегося (родителей, законных представителей) и медицинских показаний (рекомендациями психолого-медико-педагогической комиссии). Для инвалидов адаптированная образовательная программа разрабатывается в соответствии с индивидуальной программой реабилитации.

РАССМОТРЕНО
Предметно-цикловой комиссией
Протокол № 1 от «30» августа 2024 г.
Будилов В.В.
«30» августа 2024 г.

**ЛИСТ ИЗМЕНЕНИЙ, ВНОСИМЫХ В РАБОЧУЮ ПРОГРАММУ
ОП.02 Архитектура аппаратных средств
09.02.07 Информационные системы и программирование, утвержденную
на 2024-2025 учебный год**
(дата утверждения)

№ п /п	Раздел	Содержание дополнений/изменений		Основание для внесения дополнения/измене ния
		Было	Стало	
1	3.2. Информационное обеспечение реализации программы	<p>1. Сенкевич А.В. Архитектура аппаратных средств. – ООО «Образовательно- Издательский центр «Академия», 2018.</p> <p>2. Леонтьев, А. С. Архитектура вычислительных систем: учебное пособие / А. С. Леонтьев. — Москва: РТУ МИРЭА, 2021. — 125 с. — Текст: электронный // Лань: электронно- библиотечная система. — URL: https://e.lanbook.com/book/176539 — Режим доступа: для авториз. пользователей.</p> <p>3. Коваленко, С. М. Архитектура устройств и систем вычислительной техники: учебное пособие / С. М. Коваленко, О. В. Платонова, Л. В. Казанцева. — Москва: РТУ МИРЭА, 2021. — 43 с. — Текст: электронный // Лань: электронно- библиотечная система. — URL: https://e.lanbook.com/book/218408 — Режим доступа: для авториз. пользователей</p>	<p>1. Журавлев, А. Е. Организация и архитектура ЭВМ. Вычислительные системы / А. Е. Журавлев. — 3-е изд., стер. — Санкт-Петербург : Лань, 2023. — 144 с. — ISBN 978-5-507-48089- 0. — Текст : электронный // Лань : электронно- библиотечная система. — URL: https://e.lanbook.com/book/341138 (дата обращения: 07.10.2024). — Режим доступа: для авториз. пользователей.</p> <p>2. Белугина, С. В. Архитектура компьютерных систем. Курс лекций / С. В. Белугина. — 2-е изд., стер. — Санкт-Петербург : Лань, 2024. — 160 с. — ISBN 978-5-507-48577- 2. — Текст : электронный // Лань : электронно- библиотечная система. — URL: https://e.lanbook.com/book/356147 (дата обращения: 07.10.2024). — Режим доступа: для авториз. пользователей.</p> <p>3. Алексеев, В. А. Архитектура аппаратных средств. Практические работы : учебное пособие для спо / В. А. Алексеев. — Санкт- Петербург : Лань, 2024. — 124 с. — ISBN 978-5- 507-49379-1. — Текст :</p>	Актуализация информационного обеспечения

			электронный // Лань : электронно- библиотечная система. — URL: https://e.lanbook.com/book/417827 (дата обращения: 07.10.2024). — Режим доступа: для авториз. пользователей.	
--	--	--	--	--